

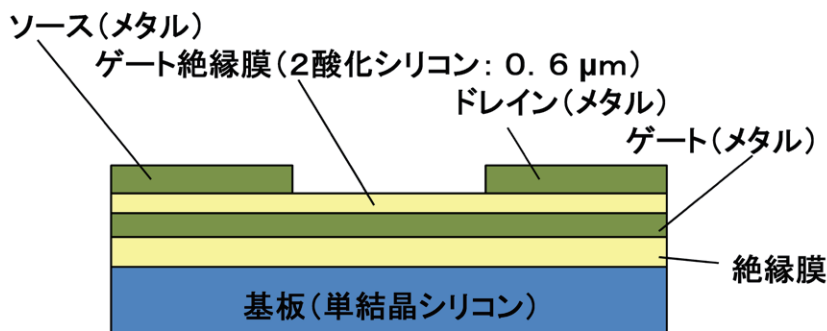
試作・製造

アウトソーシングサービス

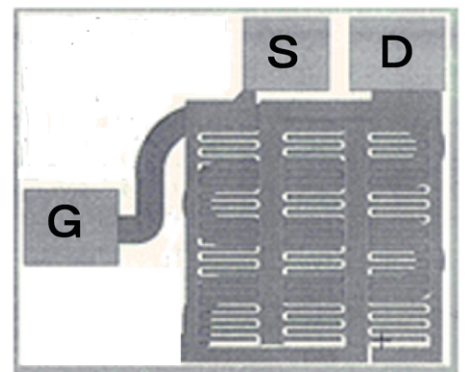
チップ・プローブの開発、機器製造アウトソーシングに関して、お客様と研究機関、メーカーとのコーディネートを行います。

バイオチップ、薄膜評価チップ、バイオCMOSチップ、機器組立製造（EMS）、積層プローブなど、ご相談ください。

【開発事例】



チャネル長 = 28.5 μm
チャネル幅 = 1.6 mm
(ゲート絶縁膜厚は、カスタマイズ可能です)



チップ製造: Thai Microelectronics Center

ペンタセンコーティングにより高移動度FET特性を実証

有機半導体膜をはじめとしたコーティング薄膜のトランジスタ特性評価を行うためには、ゲート、ソース・ドレインの作製プロセスが、通常、必要です。

その煩わしさを解消するために開発した、ゲート、ソース・ドレインが、あらかじめ作りこまれたチップです。

チップの上に有機半導体膜をコーティングするだけでトランジスタとなるので、その場でトランジスタ特性評価が可能になりました。

